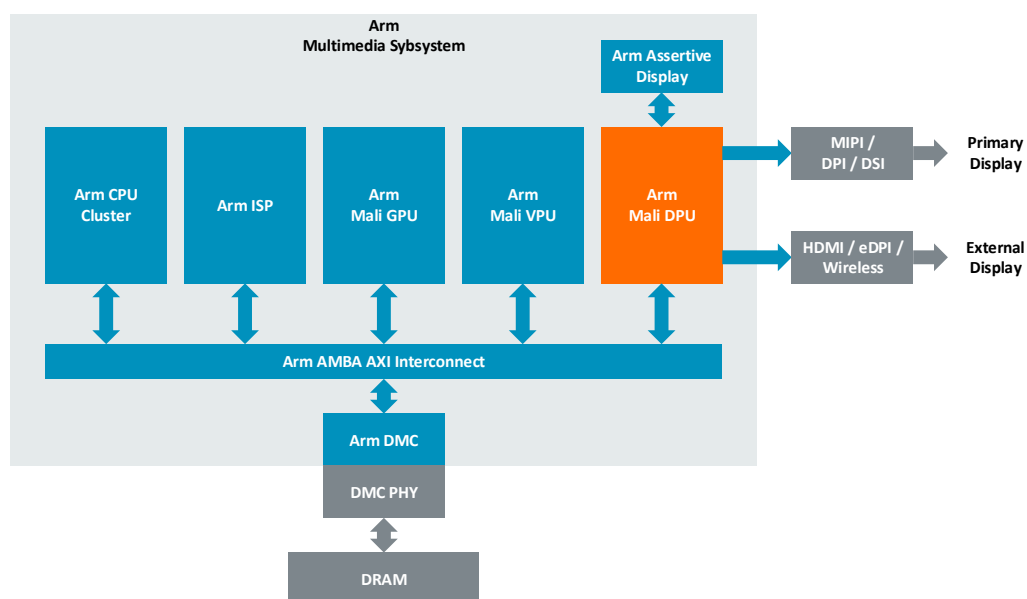




Technologia procesorów DPU w Arm

Tematyka wykładu:

1. Prezentacja działalności firmy Arm
2. Model sprzedaży i licencjonowania komponentów IP
3. Procesory DPU w Systemach Multimedialnych Arm
4. Etapy powstawania produktu
5. Metodologia projektowania komponentów IP
6. Metodologia modelowania i weryfikacji komponentów IP
7. Prezentacja Arm Polska



Prowadzący:

1. Michał Bogusz – Display Architect (Arm Polska)
2. Piotr Chrobak – Verification Lead (Arm Polska)

Wykład organizowany w ramach eksperckich wystąpień dla słuchaczy kursu „Metodyka projektowania i modelowania systemów”

Wszystkich zainteresowanych zapraszamy!

8 grudnia 2017, godz. 9:35, sala 501 (C-3)